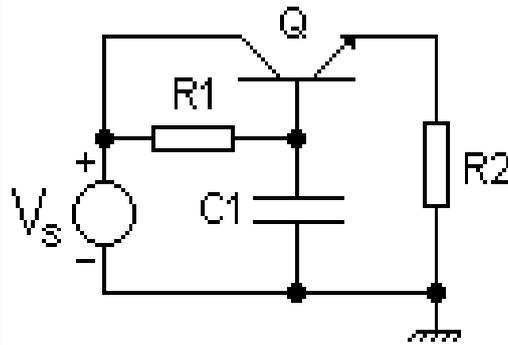


Trouvé à cette adresse : [wikipedia qwika.com](http://wikipedia.qwika.com) en2fr capacitance multiplier

A **multiplicateur de capacité** est a transistor a configuré tels qu'il agit de multiplier la valeur du condensateur relié à sa base par une quantité égale au gain courant du transistor (?). Ce circuit est habituellement trouvé dans le C.C alimentations d'énergie là où très bas la tension d'ondulation (sous la charge) est d'importance primordiale, comme dans des amplificateurs de classe-Un.



Un multiplicateur de base de capacité.

Le fonctionnement du circuit est comme suit : R1 et C1 forment a filtre passe-bas et R1 fournit le courant de remplissage aussi bien que le courant bas du q de transistor. L'aide R1 et C1 lissent l'ondulation dans V_s . R2 est la charge sur le circuit. Sans Q, R2 serait la charge sur le condensateur et C1 devrait être très grand pour maintenir la basse ondulation. Avec Q en place, le chargement a imposé à C1 est simplement le courant de charge réduit par un facteur de ?. Réciproquement, C1 semble "multiplié" par un facteur de ? à la charge. Notez que ce circuit n'est pas un régulateur de tension, puisque la tension de rendement est au sujet de 0.65V moins que la tension basse, ce qui est alternativement environ 2 à 3V moins que V_s . De plus grandes valeurs de R1 (et de C1) ramènent l'ondulation de rendement aux niveaux presque négligeables. En baisse ceci fait lever le rendement lentement vers la valeur exigée (particulièrement quand la charge est reliée), en raison de la constante plus grande de temps de R1 et de C1.